LHC ATLAS検出器のアップグレードに向 けたMicromegas検出器の開発と試験

<u>片岡洋介</u>, 川西裕基^A, 川本辰男 (東大素セ,東大理^A) 江戸勇樹, 越智敦彦 (神戸大理) ATLAS Micromegas group (CERN)

Contents

- アップグレード計画
- Micromegas
- R&D status
- Testbeam at CERN H6
- まとめ

アップグレード計画

- LHCは今後10年で、現行の検出 器のrequiment ~ 1 x 10³⁴cm⁻²s⁻¹を 超え、5~7 x 10³⁴cm⁻²s⁻¹に達する
- これに応じて、ATLAS検出器も順次 upgrade

Phase-I upgrade (2018)

- High η部のmuon検出器 (NSW)の置き換えなど
- → 新しい検出器のR&D(~2014) や量産(2015~2016)の準備 が始まっている



Micromegas

 High rateに耐え、現行の性能を維持 採用

> Micromegas (MPGD, dL=5mm, dt~100ns)



<u>Micromegasの構造と性質</u>



•	5mmのドリフト領域と
	~100umのガス増幅領域から成る
•	それぞれ、-300V, ~500V印加
•	ガス: Ar:93% Co2:7%
•	増幅率: 10 ⁴
•	400umの読み出しストリップ
•	同ピッチのResistive strip
	│



位置分解能~100~200um 時間分解能~10~20ns 角度測定 (TPC mode)

R&Dの近況



Testbeam at CERN

昨年11月末、CERN SPS H6 (pion)にて、 第二世代のスクリーンプリント版小型試作(10cmx10cm)をテスト

reference(tracking)として

- CERN製 Tmm2,3,5,6 エッチング版, 1次元 250um pitch, drift= 5mm, amp=128um テスト試作機
- CERN製 Z1, Z2

日本製 J2

(下流)

プリント版(ladder), 2次元 400um pitch, drift= 5mm, amp=128um プリント版(strip), 1次元 400um pitch, drift=15mm, amp=100um



10cmx10cm 日本製試作機



pion beam

角度可変フレーム(0~40°)

Chamber efficiency

chamber efficiency = at least 1 cluster on J2 1 cluster on Tmm2,3,5,6

- J2(日本)は430V以上、>99%
- Z1,Z2(CERN)は550V以上、>99%
- nominal voltageの差は gap間隔、読み出し次元などから - 角度がつくと低下(1 stripあたりの電荷収集小)



chamber efficiency



Resolution

Position resolution

Center = (left + right) / 2.

J2 x 400um - (Tmm2 + Tmm3 + Tmm5 + Tmm6)/4 x 250um/ cos(theta) resolution = sigma / sqrt(1+1/4)

Time resolution

Constant fraction threshold = 50%

J2 x 25ns – (Tmm2 + Tmm3 + Tmm5 + Tmm6)/4 x 25ns

resolution = sigma / sqrt(1+1/4)



TPC reconstruction



まとめ

- 2018 Phase-I upgradeのためのhigh η部muon検出器として Micromegasの開発・試験を行っている。
- 昨年末、スクリーンプリント版の試作機が完成(CERN,日本グループ、平行して)。
- CERN SPSのTestbeamで基本性能をテストし、simulation比較など を行った。性能はexpected。
- 現在、次世代の製造手法を提案中(特許関係で詳細伏せます)。 うまく行けばプリントに代わり大型化、量産のbaselineに。

※本研究はJSPS科研費 23340072 の助成を受けたものです。

backup



Strip efficiency



Comparison to Garfield



Drift velocity



Cluster



Resolution



