## ATLAS Muon LVL1 Trigger Systemのコミッショニング (first beam result)

#### 総研大 高エネルギー加速器科学研究科 鈴木 友

KEK(総研大)、名大理A、東大素セB、神戸大自然C、阪大理D 、首都大E 佐々木修、池 野正弘、田中秀治、戸本誠<sup>A</sup>、杉本拓也<sup>A</sup>、奥村恭幸<sup>A</sup>、高橋悠太<sup>A</sup>、長谷川慧<sup>A</sup>、 坂本宏<sup>B</sup>、川本辰男<sup>B</sup>、石野雅也<sup>B</sup>、久保田隆至<sup>B</sup>、金賀史彦<sup>B</sup>、結束晃平<sup>B</sup>、平山 翔<sup>B</sup>、越前谷陽佑<sup>B</sup>、蔵重久弥<sup>C</sup>、石川明正<sup>C</sup>、越智敦彦<sup>C</sup>、松下 崇<sup>C</sup>、中塚洋輝 C、早川俊<sup>C</sup>、菅谷頼仁<sup>D</sup>、福永力<sup>E</sup> 他ATLAS日本TGCエレキグループ

目次

- 1. Muon Trigger System
- 2. TGC System
- 3. タイミング調整のスキーム

4. タイミングの検証

## **Muon Trigger System**

・トロイダルマグネット

#### •円筒部分:RPC(Resistive Plate Chamber) •前後方部分:TGC (Thin Gap Chamber)

State

チェンバー総数 3600枚 総面積 約6000m<sup>2</sup> Wire-Stripの2次元読み出し 読み出しチャンネ3.2×10<sup>5</sup>



## **TGC System**

Muon Trigger System 2.TGC System





#### TGCシステム内の遅延回路

I.Muon Trigger System 2.TGC System Bタイミング調整のスキーム 4.タイミングの検



バンチ識別を行った後に複数段のコインシデンス処理

→正しくバンチ識別を行う事が重要

タイミング調整のスキーム

1.TOF (time of flight) 20nsecの差 (45~64nsec)

2.ケーブル 1.8m~12.5m (*9nsec~63nsec*)



ケーブル

#### TOF&ケーブルによる差 50nsec(65~116nsec)→Signal Delayで吸収



•Signal Delay(Signal timing) 0.83nsec/step:0∼30nsec

3.タイミング調整のスキーム



•TTC Delay(Gate timing) 100psec/step:0~25nsec

## 遅延値の決定

#### 3.タイミング調整のスキーム 4 9 1 2 2 0 0 0 1

#### 遅延値を決定するのに必要な要素

1. TOF → 測定器の配置から計算
2. ケーブル長(418種類)→ 発注時のデータベース
3. 信号の伝搬速度→ 5.0nsec/m (実測値)
4. 信号の減衰による遅延効果



テストパルス

3.タイミング調整のスキーム

テストパルス機能 TP triggerを受け取るとASDに対してTestPulseを発行



#### タイミング測定

4.タイミングの検証

測定方法

補正②

TP Delayを計算値を中心に 1step(=0.83ns)ずつ変化させ シグナルとゲートの先頭が揃う 場所をタイミングとする

同種ケーブル のタイミング

全ASDのタイミング分布



(139個/20016個中)

タイミング@Single beam(sep '08)

#### ビームハローがどのバンチでトリガーが発行されたか?



・非常に良い精度でタイミング調整されている(w/TOF、ケーブル長)

・現在 テストパルスを用いたタイミング検証を行った事でさらに良い 精度でタイミングが揃えられている(w/減衰遅延、ケーブル長補正)

まとめと今後

- 1. タイミング調整のための遅延値を計算
- 2. シングルビームで得られた結果から非常に良い精度で タイミング調整が行われている事が実証された(2008年9月)
- 3. テストパルスを用いてタイミングの検証を行いケーブル長を補正 →2008年9月の状態より更に良い精度で遅延値を決定

今後の課題

ビーム衝突開始後に必要なタイミング調整

→ビーム衝突とTGCシステム内クロックのタイミング調整 (phase adjust :TTC Delay)

## バンチ衝突クロックの位相調整

クロックの位相調整

クロックの位相を変化させながらヒット数変化をスキャン





バンチヒット数の変化のシミュレート(横軸:BC Number)



Nバンチヒットの割合 (100hit) Nバンチヒットの割合 (1000hit)

# Back Up

## TGCシステム内の全体像と遅延回路



遅延要素

#### •TOF



•Signal Cable ASD to PP(418種類)

•CAT6	•光ファイバー	
PSB to HPT(2種類) Triplet:10m Doublet:15m	•USA15<->UX15(24種類) 50~90m •HSC to TTCrx(2種類)	•TTCrx to PSB(2種類) Triplet:3.5m Doublet:5.2m
	Triplet:10m Doublet:15m	

タイミングチャート



N-1 Bunch N Bunch N+1 Bunch



(1) クロックの位相を遅らせる(2)実効的なゲート幅を拡げる

#### EIFIの減衰による遅延

#### ケーブル長が長いため減衰による効果大

EIFI:172種類 (26.6m~46.9m)





## パラメータの決定精度、タイミングの測定精度



補正値から予想されるタイミングの分布

1nsec以下の計算を行う際に誤差が生じる
そのばらつきはRMS=0.6step=0.5nsec



二回のディレイスキャンのタイミング差

・同じ日にthreshold 電圧や遅延の設定値
を一切に変化させずに測定した。
→タイミングの変化
RMS=0.5step=0.4nsec

## Threshold電圧によるタイミング変化



1step(0.8nsec)=20mvに相当

DCSシステムにより管理されているので10mV以上thresholdが変化することはほぼ無い

Threshold電圧によりタイミング変化の影響1step以下

#### ディレイスキャンの結果 SW



BWと同様に6step以内にタイミングが 揃うように42個のパラメータを修正を行う

BWよりばらつきが大きい

#### →EIFIのケーブルは2重の構造になっており タイミング差が生じる。



#### 減衰による遅延効果の測定



TestPulse の減衰遅延 =  $1.3 \times 10^{-2} x - 6.0$ (*n* sec)

LVDS の減衰遅延 = 
$$4.9 \times 10^{-3} x^2 + 1.0 \times 10^{-4} x$$
(*n* sec)  
( *X*:ケーブル長(m))



バンチ識別以降のタイミング調整

